项目1 4层转接板项目

设计任务

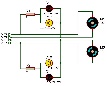
* 根据给定的4层转接板电路原理图设计PCB板。

****基本要求

* 结构件按给定位置设计，不可改变。
* MICN与MICP、NET\_TPRX+与NET\_TPRX-、NET\_TPTX+与NET\_TPTX-这三对信号做差分处理，最小线宽4.5mil，Static Phase设置为5mil。
* TF卡的SD\_CLK、SD\_CMD、SD\_D0、SD\_D1、SD\_D2、SD\_D3这6根信号线要做等长处理，长度差值小于100mil。
* 电源网络和地网络的常规走线最小宽度为15mil，瓶颈模式下最小线宽为10mil，瓶颈模式下走线最长300.00mil。

想一想总体思路

电路主要由PHY芯片、TF卡座和其他连接器组成，信号从板外传到转接板，经PHY芯片进行模数转换，再传送给其他设备。

电路原理图

本设计总电路图如图16.2所示。





1

1

图16.1 整体电路原理图

PCB设计要求：

1、主控所有电源的去耦电容必须靠近芯片放置，去耦电容的回路必须最短回到该电源地。

2、掌握铺地铜的操作方法。

3、所有的飞线都连完，且满足视频中的设计规则要求。